

DISCIPLINA: Laboratório de Sistemas Digitais para Computação	CÓDIGO: 2ECOM017
---	-------------------------

Período Letivo: 1º Semestre / 2020 - Turma 01

Carga Horária: Total: 30 horas Semanal: 2 aulas

Créditos: 2

Modalidade: laboratório

Classificação do Conteúdo pelas DCN: Básica

Departamento/Coordenação: Departamento de Computação (DECOM)

Professor (a): Kécia Aline Marques Ferreira

Técnicas Utilizadas	Atividades Avaliativas	Valor
Aulas expositivas	2 provas práticas	70,0
Práticas de laboratório	Práticas	30,0
	Total	100

Atividades Complementares:

Horário semanal e local para atendimento extraclasse aos alunos:

Local: gabinete – sala 201 do prédio 12 (DECOM)

Horário semanal: sexta-feira (14:00 - 16:00)

Cronograma

Data	Atividade
20/02/2020	1) Apresentação da disciplina, ementa, referências e avaliações. 2) Diferença entre projetos usando CI de funções fixas, CI programáveis (microcontroladores e CI configuráveis (FPGA)
27/02/2020	Introdução a sintaxe verilog. / Apresentação do kit DE2 Altera - FPGA. / 1a Prática - Porta Or
05/03/2020	síntaxe de Verilog HDL: Tipos de descrição de circuitos em Verilog HDL: Comportamental, fluxo de dados, estrutural - exemplo implementando porta XOR das 3 maneiras. / 2a prática - XOR- fluxo de dados, comportamental
12/03/2020	3a prática - circuito detector de farol (carro)
19/03/2020	4a Prática - comparador de 1 bit e comparador de 4 bits - uso de estrutura hierárquica em Verilog
26/03/2020	4a Prática - continuação comparador
02/04/2020	5a Prática - multiplexadores - ModelSim
09/04/2020	RECESSO
16/04/2020	6a Prática (Parte 1) - decodificador BCD usando expressões Booleanas (descrição fluxo de dados)
23/04/2020	6a Prática (Parte 2) - decodificador BCD usando instrução CASE em Verilog (descrição comportamental)
30/04/2020	7a Prática - circuito somador completo de 4bits (uso de display de 7-seg. e decod BCD)
07/05/2020	1a Prova
14/05/2020	7a Prática - cont. circuito somador completo de 4 bits

21/05/2020	8a Prática - Somador completo de 4 bits (números positivos e negativos)
28/05/2020	9a Prática - registrador - uso dos operadores de atribuição (descrição sequencial) em Verilog
04/06/2020	10a Prática - contador síncrono e seu uso como divisor de frequência
11/06/2020	RECESSO
18/06/2020	2a Prova
25/06/2020	Prova substitutiva

Professor (a) responsável:	Data:
Mara Cristina da Silveira Coelho	

Coordenador (a) do curso:	Data:
Daniela Cristina Cascini Peixoto	